

令和8年度

回路設計コース

「生産技術夜間ゼミナール」

本講義は、アナログ電子回路の基本要素である OP アンプについて、その動作原理から実践的な回路設計までを体系的に学ぶコースです。OP アンプ回路の基礎動作を理解した上で、実際の OP アンプが持つ非理想的な特性や用途に応じた IC の選び方、高速動作時の周波数特性と安定性、高精度・低雑音回路を実現するための設計上の留意点について解説します。さらに、実際の回路設計で起こりやすい問題を題材とした設計レビューを通して、回路の問題点を見抜き、改善するための考え方を学びます。講義の一部では、無料の回路シミュレータ LTspice を用いて、OP アンプの特性や回路動作を視覚的・体験的に確認します。LTspice を初めて使用する方にも配慮し、基本的な操作方法についても講義中に説明します。

日 時：令和8年10月19日（月）～11月16日（月）18:00～20:00

会 場：中小企業人材開発センター
（甲府市大津町 2130-2）

テーマ：OPアンプ回路の完全理解

対象者：回路設計を学びたい若手
エンジニア または 興味のある方

受講料：5,000円

講師プロフィール

山梨大学 工学部 電気電子工学科

教授 工学博士 佐藤 隆英 氏

アナログ集積回路や電子回路など回路全般を研究の対象とする。近年は、生体信号を処理する回路やスイッチング電源に関する研究に従事。

	日時・場所	講 義 内 容
第1講	10月19日（月） 人材開発センター 第5研修室	OPアンプ回路の基礎
第2講	10月26日（月） 人材開発センター 第5研修室	OPアンプの特性と IC選択
第3講	11月2日（月） 人材開発センター 第5研修室	高速OPアンプ回路の 実現
第4講	11月9日（月） 人材開発センター 第5研修室	高精度・低雑音 OPアンプ回路の実現
第5講	11月16日（月） 人材開発センター 第5研修室	OPアンプ回路の 設計レビュー

講義には最新版のLTSpice がインストールされたPC を持参してください。PC が用意出来ない場合や LTSpice がインストールできない場合は別途ご相談ください。

お申込・お問い合わせ

公益財団法人やまなし産業支援機構 総務課 深澤

※本申込書にご記入いただいた個人情報につきましては、本事業実施のためのみ使用いたします。下記をご記入の上、FAX にてお申し込みください。

TEL 055-243-1888
FAX 055-243-1890
E-mail somu@yiso.or.jp

「生産技術夜間ゼミナール」 受講申込書（回路設計コース）

氏 名

実務経験

年

会社名

電話

住 所 〒