

平成29年度

回路設計コース

「生産技術夜間ゼミナール」

本講義は、重要なアナログ電子回路である電源回路を取り上げ、その設計を通じてアナログ回路を理解するために必要な原理や理論を学ぶコースです。アナログ回路についてより深く学びたい人を対象としています。講義では、電源回路の基本原理について学んだ後に、対象とする電源回路を適切に制御するための理論および設計手順について学びます。講義の内容は、フリーの回路シミュレータ（LTSpice）を用いて視覚的・体験的に学習して頂きます。シミュレータ使用方法も講義中に説明します。

全5回の講義を通じて、電源回路の基礎とその制御系の設計について理解することが出来ます。

日時：10月18日（水）～11月15日（水）18:00～20:00

会場：中小企業人材開発センター
甲府市大津町 2130-2

テーマ：スイッチング電源入門
基本動作とその制御

対象者：電気が専門の若手エンジニア、
または、電気に興味のある方

受講料：5,000円

講師プロフィール

山梨大学 工学部 電気電子工学科

准教授 工学博士 佐藤 隆英 氏

集積回路や電子回路など回路全般を研究の対象とする。近年は、フィルタなど無線通信用の集積回路やスイッチング電源などの電源回路についての研究に従事。

	日時・場所	講義内容
第1講	10月18日（水） 人材開発センター 第7研修室	電源回路を構成する素子 スイッチング素子・受動素子
第2講	10月25日（水） 人材開発センター 第7研修室	スイッチング電源の基礎 代表的な回路構成
第3講	11月1日（水） 人材開発センター 第7研修室	スイッチング電源の解析 状態平均化法
第4講	11月9日（木） 人材開発センター 第7研修室	制御系の設計 開ループ利得と安定性
第5講	11月15日（水） 人材開発センター 第7研修室	設計例 電圧モード制御

講義には最新版のLTSpiceがインストールされたPCを持参してください。PCが用意出来ない場合やLTSpiceがインストールできない場合は別途ご相談ください。

お申込・お問い合わせ

公益財団法人やまなし産業支援機構 総務課

TEL 055-243-1888

FAX 055-243-1890

E-mail soumu@yiso.or.jp

「生産技術夜間ゼミナール」 受講申込書（回路設計コース）

氏名

実務経験

年

会社名

電話

住所 〒

※本申込書にご記入いただいた個人情報につきましては、本事業実施のためのみ使用いたします。